



## Saopštenje za javnost

### **Intel: proizvodnja, stručnost u izradi čipova predvodi inovaciju i integraciju, istorijski napredak tehnologije računara**

**INTEL DEVELOPER FORUM**, San Francisco, 22. septembar 2009. godine – Rukovodioci kompanije Intel danas su još jednom istakli važnost i važenje Murovog zakona, koji, primenjen na naprednu 32nm i 22nm proizvodnu tehnologiju kompanije Intel, vodi proširenju vidika i bržem razvoju kada je reč o inovacijama i integraciji. Intel procesori Atom, Core i Xeon, kao i proizvodi sa sistemom na čipu (SoC) su proizvodi koji će u budućnosti doneti pravu revoluciju među kompjuterima. Ne samo što će kompjuteri postati manji i još brži, već će imati sve veći broj funkcija i njihova upotreba će biti jednostavnija. Na primer, pored mnogobrojnih inovacija na čipovima, Intel će po prvi put integrisati grafiku u neke od svojih čipova.

“U proteklih 40 godina, mogućnosti koje je Murov zakon doneo prevazilaze dosadašnje impresivne performanse, dosežući još dalje” rekao je Sean Malloney, izvršni potpredsednik i generalni direktor Intel Architecture grupe. Značajno povećan broj tranzistora i obrađenih instrukcija koje smo dodali, učinio je mogućim integraciju sve više mogućnosti i funkcija u okviru procesora. To je dovelo do znatnog broja inovacija u industriji a korisnici, igači igara i kompanije su istinski dobitnici.

### **Sledeća generacija procesora – Westmere i Sandy Bridge**

U svom uvodnom govoru na Intel Developer forumu, Malloney je demonstrirao rad na računaru zasnovanom na Westmere procesoru koji je pokazao zapaženu brzinu odgovora

prilikom izvršavanja jednostavnih, svakodnevnih zadataka kao što je pretraživanja interneta sa više otvorenih prozora.

Štaviše, Westmere je prvi Intel procesor izrađen 32nm tehnološkim procesom, posebno značajan što je po prvi put i grafičko jezgro integrisano u sam procesor. Kao podršku dosadašnjim Intel Turbo Boost i Hyper-Threading tehnologijama, Westmere uvodi Advanced Encryption Standards (AES) uputstva za brže kodiranje i dekodiranje. Westmere je na putu, jer su njegovi vaferi već na proizvodnim trakama čije se pokretanje očekuje u četvrtom kvartalu ove godine.

Nakon predavljanja Westmere procesorske serije, Intel će integrisanje čipova nastaviti sa 32 nm procesorima kodnog naziva Sandy Bridge. Sandy Bridge odlikuje šesta generacija Intel grafičkih jezgara koji čine sastvani deo centralne procesorske jedinice i donosi ubrzanje protoka informacija, laku reprodukciju video sadržaja i brzo izvršavanje zahtevnih softverskih zadataka koji je najzastupljeniji kod medijskih aplikacija. Malloney je predstavio niz mogućnosti pri reprodukciji video i 3D sadržaja na računaru zasnovanom na Sandy Bridge sistemu koji je još u početnoj fazi razvoja.

Malloney je predstavio i silikonski proizvod zasnovan na "Larrabee" arhitekturi, koja će biti osnova grupe budućih grafički-orijentisanih ko-procesora. On je takođe potvrdio da su ključni programeri dobili razvojne sisteme.

Očekujući prvi proizvod već sledeće godine, Larrabee preuzima prilagodljivost postojeće Intel arhitekture, značajno proširujući mogućnosti istovremenog procesuiranja informacija.

Malloney je prezentaciju nastavio prikazom popularne igre "Quake Wars: Enemy Territory", u realnom vremenu, na računaru zasnovanom na Larrabee arhitekturi i sledećoj generacije Intel procesora namenjenih igranju, pod radnim nazivom "Gulftown" koji će biti deo Core porodice. Dok će se Larrabee silikonski proizvod u početku koristiti u grafičkim karticama, plan je da se Larrabee arhitektura u potpunosti integriše u procesor, zajedno sa drugim tehnologijama.

Malloney je prisutnima pružio uvid i u sledeću generaciju inteligentnih serverskih procesora kompanije Intel, pod kodnim nazivom Westmere – EP, kao i u posvećenost kompanije Intel vrhunskim serverima iz porodica Xeon i Itanium koji su zastupljeni na tržištu. Malloney je ukazao i na jedinstveni napredak koji će generacija Nehalem – EX serverskih procesora

omogućiti, što predstavlja poboljšanja naprednija i od onih koja su procesori Intel Xeon 5500 serije imali u odnosu na prethodne generacije.

Malloney je govorio i o konvergenciji računara, njihovom umrežavanju i skladištenju podataka u jedan data centar, iznoseći viziju kompanije Intel o konvergentnoj bazi podataka IO koja bi bila predvođena 10GbE rešenjima kompanije Intel. Intel, u saradnju sa drugim industrijskim liderima, ulaže značajne napore ne bi li napravio optimalnu platformu, sisteme, tehnologije i rešenja koji će odgovoriti potrebama Internet i Cloud servis okruženja “hyper-scale” data centra.

Malloney je predstavio i najnoviji Intel Xeon 3000 procesor sa posebno niskom potrošnjom, i TDP (Thermal Design Power) od samo 30 vati. Kako bi upotpunila širok spektar vlastite ponude optimizovanih platformi, kompanija Intel po prvi put javno prikazuje i mikro server sa jednim podnožjem, referentni sistem koji će postati osnovni gradivni blok koji omogućava mikro inovacije servera.

Malloney je takođe opisao i nedavno predstavljeni “Jasper Forest” procesor iz porodice ugradnih procesora kao primer širenja popularne Nehalem arhitekture na nove tržišne segmente. Jasper Forest će biti dostupan od sledeće godine, a dizajniran je za namensko skladištenje, komunikaciju, vojne i avio aplikacije, i ponudu novog stepena integracije da bi se uštedelo dragoceni prostora na ploči i potrošnja za to gusto okruženje.

Konačno, Malloney je najavio i novi sistem PC bezbednosti i alatki korišćenjem Intel vPro tehnologije. Keyboard Video Mouse daljinski upravljač omogućuje IT osoblju da istražuje probleme upravo onako kako ih korisnik vidi, što dovodi do brže dijagnoze, smanjenja potrebe fizičkog prisustva pri popravci i tako uštede troškova.

### **Intel tehnologija i proizvodnja – gotovo 3 milijarde tranzistora na jednom čipu**

U svom obraćanju, Bob Parker, viši potpredsednik i generalni director Technology and Manufacturing grupe u Intelu, istakao je nepokolebljivu posvećenost kompanije Intel Murovom zakonu i njegovih korisnosti za PC korisnike, i pružio više detalja o 22nm procesorskoj tehnologiji. Intel je prva kompanija koja je prikazala operativni 22nm SRAM i njegova logička strujna kola. SRAM niz sa 364 miliona bitova uključuje 0.092 kvadratnih mikrona SRAM ćelije i 2,9 milijardi tranzistora. To predstavlja najmanje ikad napravljene SRAM ćelije u radnom kolu do sada.

Test čip izrađen u 22nm proizvodnom procesu označava treću generaciju High-k metal gate tehnologije koja je predstavljena pre dve godine. Intel je do sada isporučio više od 200 miliona centralnih procesnih jedinica (CPU) izrađenih u 45 nm proizvodnom procesu.

Proizvodna grupa je po prvi put razvila jednu jedinstvenu tehnologiju za sistem-na-čipu (SoC) dizajnirane uređaje, koristeći Intelovu 32 nm tehnologiju, proširujući proces izrade vrhunskih CPU jedinica i na SoC tržište. Dizajneri će biti u prilici da biraju između ekstremno visokih performansi procesora i izuzetno niske potrošnjom što je nužno za SoC, kako bi se produžilo trajanje baterije mobilnih telefona i drugih proizvoda.

Intel (NASDAQ:INTC) svetski lider u silikonskim inovacijama, razvija tehnologije i preuzima inicijative kako bi stalno unapređivao način na koji ljudi žive i rade. Dodatne informacije o kompaniji Intel možete naći na [www.intel.com/pressroom](http://www.intel.com/pressroom) i [blogs.intel.com](http://blogs.intel.com) .

Intel, Atom, Xeon, Core i Intel logo zaštićeni su brendovi Intel Korporacije u Sjedinjenim Američkim državama i drugim zemljama.

\*\*Druga imena i brendovi mogu biti vlasništvo drugih

#### KONTAKT:

Marina Jovičić Petrović  
Mmd Public Relations  
[marina.jovicic@mmdcee.com](mailto:marina.jovicic@mmdcee.com)

Darko Natalić  
Mmd Public Relations  
[darko.natalic@mmdcee.com](mailto:darko.natalic@mmdcee.com)